

Słownik skrótów

3DNow (*3D NO Waiting*) bez stanów oczekiwania 3D

AC (*accumulator*) akumulator

AGP (*Accelerated Graphics Port*) przyspieszony port graficzny, port akcelerowanej grafiki

AGU (*Address Generation Unit*) jednostka generowania adresów

ALU (*Arithmetic-Logic Unit*) jednostka arytmetyczno-logiczna

API (*Application Programming Interface*) interfejs programistyczny aplikacji

APIC (*Advanced Programmable Interrupt Controller*) zaawansowany programowalny kontroler przerwań

ATA (*AT Attachment*) końcówka AT

ASCII (*American Standard Code for Information Interchange*) amerykański standard kodowania na potrzeby wymiany informacji

BIOS (*Basic Input/Output System*) podstawowy system wejścia/wyjścia

BSD (*Berkeley Software Distribution*) wersja systemu uniksopodobnego z Berkeley

Btrfs (*B-tree File System*) system plików oparty o B-drzewo

CD-ROM (*Compact Disk Read-Only Memory*) pamięć tylko do odczytu na płycie kompaktowej

CHS (*Cylinder/Head/Sector*) cylinder/głowica/sektor

CFS (*Completely Fair Scheduler*) planista całkowicie sprawiedliwy

CIFS (*Common Internet File System*) powszechny internetowy system plików

CISC (*Complex Instruction Set Computer*) komputer o pełnej liście rozkazów

CLI (*Command Line Interface*) interfejs wiersza poleceń

CMOS (*Complementary Metal-Oxide Semiconductor*) komplementarny półprzewodnik tlenkowy

COW (*Copy On Write*) kopiowanie przy zapisie

CPU (*Central Processing Unit*) jednostka centralna

CRC (*cyclic redundancy check*) cykliczna kontrola nadmiarowa

DAC (*discretionary access control*) uznaniowa kontrola dostępu

DMA (*Direct Memory Access*) bezpośredni dostęp do pamięci

- DMI** (*Direct Media Interface*) bezpośredni interfejs multimedialny, magistrala łącząca mostek północny z południowym
- DRAM** (*Dynamic RAM*) dynamiczna pamięć RAM
- EDVAC** (*Electronic Discrete Variable Computer*) elektroniczny komputer automatyczny o dyskretnych zmiennych
- EEPROM** (*Electrically Erasable and Programmable ROM*) elektrycznie wymazywalna i programowalna pamięć stała
- EIDE** (*Extended Integrated Device Electronics*) ulepszona zintegrowana elektronika napędów
- EISA** (*Extended Industry Standard Architecture*) rozszerzona standardowa architektura przemysłowa
- EMS** (*Expanded Memory Specification*) specyfikacja rozszerzonej pamięci
- ENIAC** (*Electronic Numerical Integrator and Computer*) elektroniczne urządzenie numeryczne całkujące i liczące
- EPROM** (*Erasable and Programmable ROM*) wymazywalna i programowalna pamięć stała
- EXT2** (*Second Extended File System*) drugi rozszerzony system plików

- EXT3** (*Third Extended File System*) trzeci rozszerzony system plików
- EXT4** (*Fourth Extended File System*) czwarty rozszerzony system plików
- FAT** (*File Allocation Table*) tablica alokacji plików
- FCFS** (*First-Come, First-Served*) pierwszy nadszedł, pierwszy obsłużony
- FDD** (*Floppy Disk Drive*) stacja dyskietek
- FLOPS** (*Floating-point operations per second*) liczba operacji zmiennopozycyjnych na sekundę
- FIFO** (*First In, First Out*) pierwszy nadszedł, pierwszy obsłużony
- FSB** (*Front System Bus*) przednia magistrala systemowa
- FSF** (*Free Software Foundation*) Fundacja Wolnego Oprogramowania
- GDT** (*Global Descriptor Table*) globalna tablica deskryptorów
- GNU** (*Gnu is Not Unix*) Gnu nie jest Uniksem
- GPL** (*General Public Licence*) Ogólna Licencja Publiczna
- GPU** (*Graphics Processing Unit*) procesor graficzny
- GUI** (*Graphical User Interface*) graficzny interfejs użytkownika
- HDD** (*Hard Disk Drive*) dysk twardy
- HPC** (*High-Performance Computing*) wysokowydajne obliczenia

- HT** (*Hyper-Threading*) hiperwątkowość
- IBR** (*instruction buffer register*) rejestr bufora rozkazów
- IDT** (*Interrupt Descriptor Table*) tablica deskryptorów przerwań
- IEU** (*Integer Execution Unit*) jednostka wykonawcza dla liczb stałopozycyjnych
- I/O** (*Input/Output*) wejście-wyjście
- IPC** (*InterProcess Communication*) komunikacja międzyprocesowa
- IPI** (*Inter-Processor Interrupt*) przerwanie międzyprocesorowe
- IR** (*instruction register*) rejestr rozkazów
- IRQ** (*Interrupt ReQuest*) linia/żądanie przerwania
- ISA** (*Instruction Set Architecture*) architektura zestawu instrukcji (model programowy procesora)
- ISR** (*Interrupt Service Routine*) procedura obsługi przerwania
- JCL** (*Job Control Language*) język kontroli zadań
- JFS** (*Journaling File System*) system plików z kroniką
- KVM** (*Kernel-based Virtual Machine*) maszyna wirtualna realizowana przez jądro systemu operacyjnego

- LBA** (*Linear Block Addressing*) liniowa adresacja bloków
- LDT** (*Local Descriptor Table*) lokalna tablica deskryptorów
- LSI** (*Large Scale Integration*) duży stopień scalenia
- LWP** (*Light Weight Process*) lekki proces
- LVM** (*Logical Volume Manager*) menadżer woluminów logicznych
- MAC** (*Mandatory Access Control*) obowiązkowa kontrola dostępu
- MAR** (*Memory Address Register*) rejestr adresowy pamięci
- MBR** (*Memory Buffer Register*) rejestr buforowy pamięci
- MBR** (*Master Boot Record*) główny rekord rozruchowy
- MQ** (*Multiplier-Quotier*) rejestr mnożenia i dzielenia
- MIMD** (*Multiple Instruction Multiple Data*) wiele instrukcji wiele danych
- MMIO** (*Memory-Mapped Input/Output*) wejście/wyjście mapowane w pamięci
- MMX** (*MultiMedia Extensions*) rozszerzenia multimedialne
- MPP** (*Massively Parallel Processing*) przetwarzanie masywnie równoległe
- MS-DOS** (*Microsoft Disk Operating System*) dyskowy system operacyjny
Microsoft

- MTA** (*Mail Transport Agent*) agent transportu poczty
- MTBF** (*Mean Time Between Failures*) średni czas międzyawaryjny
- NMI** (*NonMaskable Interrupts*) przerwania niemaskowalne
- NVRAM** (*Non-Volatile RAM*) nieulotna pamięć RAM
- NTFS** (*New Technology File System*) system plików nowej technologii
- NUMA** (*Non-Uniform Memory Access*) niejednolity dostęp do pamięci
- NVRAM** (*Non-Volatile RAM*) nieulotna pamięć RAM
- PATA** (*Parallel AT Attachment*) równoległa końcówka AT
- PC** (*Program Counter*) licznik programu
- PC** (*Personal Computer*) komputer osobisty
- PCB** (*Process Control Block*) blok kontrolny procesu
- PCI** (*Peripheral Component Interconnect*) połączenie komponentów peryferyjnych
- PIC** (*Programmable Interrupt Controller*) programowalny kontroler przerwań
- PnP** (*Plug and Play*) podłącz i używaj

POSIX (*Portable Operating System Interface for UNIX*) przenośny interfejs systemu operacyjnego dla Uniksa

PROM (*Programmable ROM*) programowalna pamięć stała

RAID (*Redundant Array of Inexpensive Disks*) nadmiarowa macierz niedrogich dysków lub (*Redundant Array of Independent Disks*) nadmiarowa macierz niezależnych dysków

PSW (*Program Status Word*) słowo stanu programu

RAM (*Random Access Memory*) pamięć swobodnego dostępu

RISC (*Reduced Instruction Set Computer*) komputer o zredukowanej liście rozkazów

ROM (*Read-Only Memory*) pamięć stała/tylko do odczytu

RPC (*Remote Procedure Call*) zdalne wywołanie procedury

SATA (*Serial AT Attachment*) szeregowy końcówka AT

SAS (*Serial Attached SCSI*) szeregowy interfejs SCSI

SCSI (*Small Computer System Interface*) interfejs małych systemów komputerowych

SIMD (*Single Instruction Multiple Data*) pojedyncza instrukcja wiele danych

SJF (*Shortest Job First*) najkrótsze zadanie najpierw

SMB (*Server Message Block*) blok komunikatów serwera

SMP (*Symmetric MultiProcessing*) symetryczne przetwarzanie wieloprocessorowe

SPN (*Shortest Process Next*) najkrótszy proces następny

SPOOL (*Simultaneous Peripheral Operations On-Line*) jednoczesna bezpośrednia praca urządzeń

SRAM (*Static RAM*) statyczna pamięć RAM

SRT (*Shortest Remaining Time*) najkrótszy pozostały czas

SSD (*Solid State Device*) dysk półprzewodnikowy

SSE (*Streaming SIMD Extensions*) strumieniowe rozszerzenia SIMD

TLB (*Translation Lookaside Buffer*) bufor translacji adresów

TSL (*Test and set Lock*) testuj i załóż rygiel

TSS (*Task Status Segment*) segment statusu zadania

USB (*Universal Serial Bus*) uniwersalna szyna szeregową

VFS (*Virtual File System*) wirtualny system plików

VLSI (*Very Large Scale Integration*) bardzo duża skala integracji